

Hi3518开发板介绍

- [开发板简介](#)
- [开发板规格](#)

开发板简介

Hi3518EV300作为新一代智慧视觉处理SOC，集成新一代ISP(Image Signal Processor)以及业界最新的H.265视频压缩编码器，同时采用先进低功耗工艺和低功耗架构设计，使其在低码率、高画质、低功耗等方面引领行业水平。

图 1 Hi3518EV300单板正面外观图

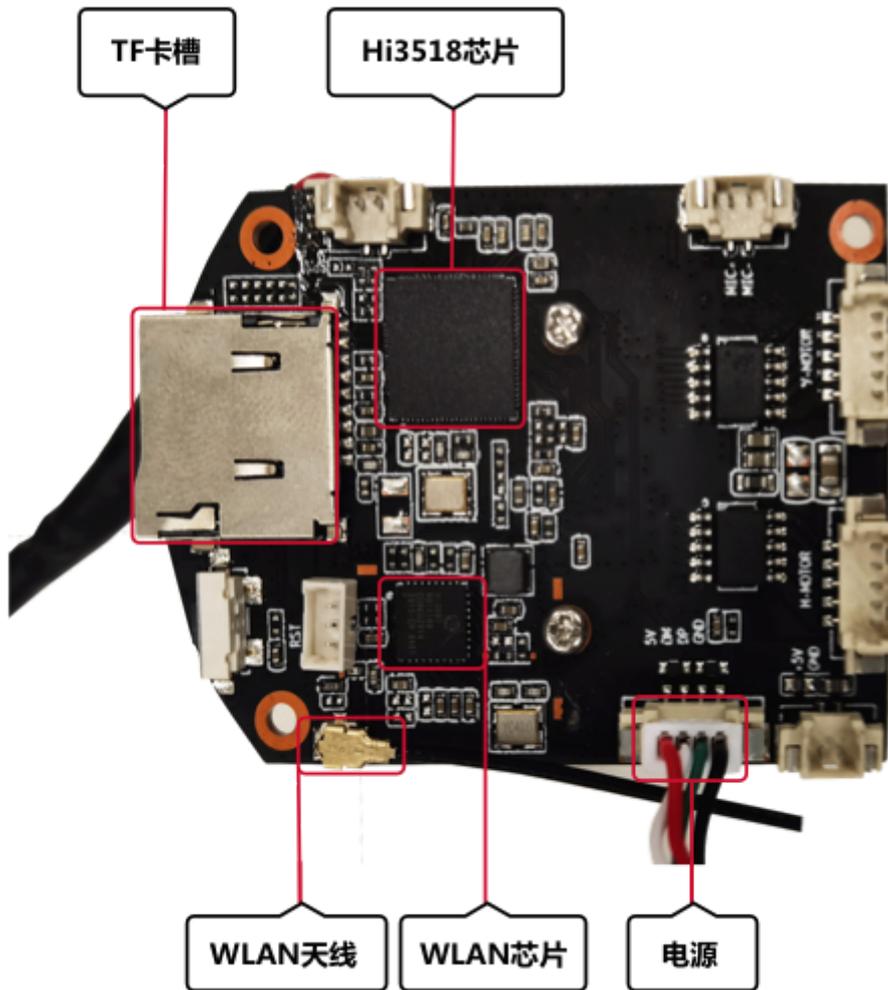
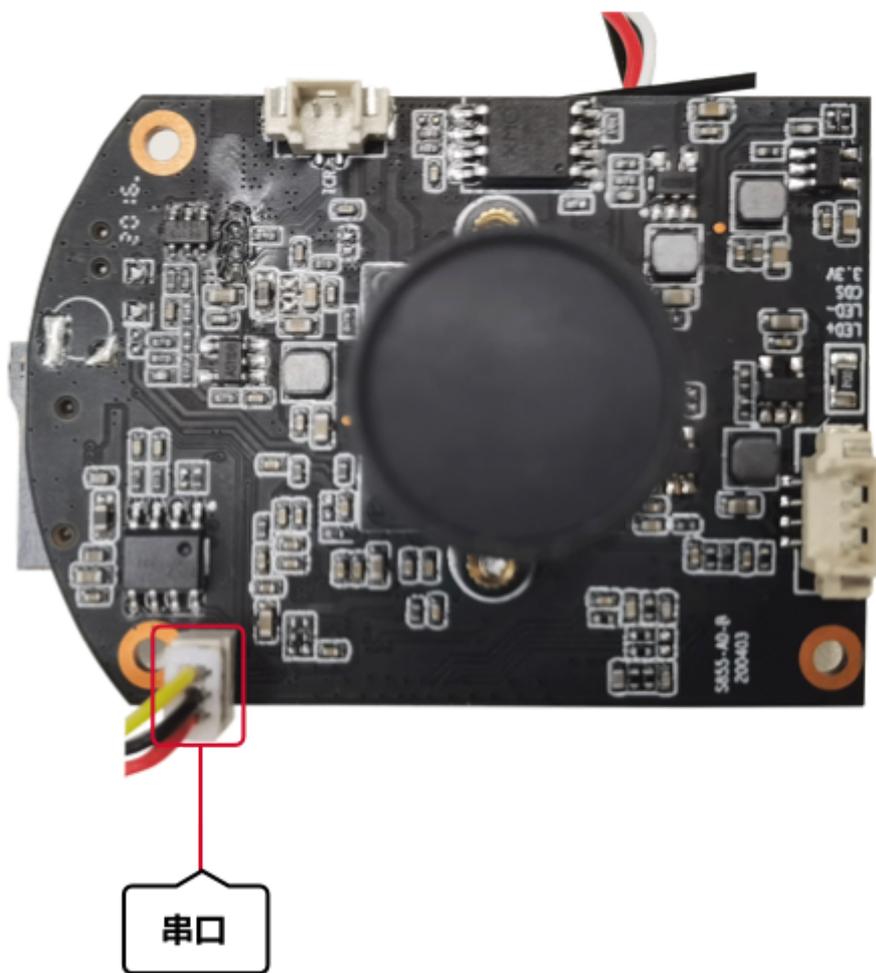


图 2 Hi3518EV300单板背面外观图



开发板规格

表 1 Hi3518开发板规格清单

规格类型	规格清单
处理器 内核	<ul style="list-style-type: none">• 海思3518EV300
成像器 件	<ul style="list-style-type: none">• 1/2.9 F23
外部接 口	<ul style="list-style-type: none">• 外置麦克风MIC• 外置8Ω/1.5W扬声器
外部存 储器接 口	<ul style="list-style-type: none">• TF卡 最大支持128GB (通用FAT32格式)
WLAN 协议	<ul style="list-style-type: none">• 支持 802.11 b/g/n